



## Processor Intel® Xeon® E7-8891 v3

pamięć podręczna 45 MB, 2,80 GHz

### Niezbędne zasoby

- Kolekcja produktów [Rodzina procesorów Intel® Xeon® E7 v3](#)
- Nazwa kodowa [Nazwa Haswell poprzednich produktów](#)
- Segment rynku pionowego Server
- Numer procesora E7-8891V3
- Stan Launched
- Data rozpoczęcia Q2'15
- Litografia 22 nm
- Rekomendowana cena klienta \$6841.00

### Wydajność

- Liczba rdzeni 10
- Liczba wątków 20
- Bazowa częstotliwość procesora 2,80 GHz
- Maks. częstotliwość turbo 3,50 GHz
- Cache 45 MB Last Level Cache
- Szybkość magistrali 9,6 GT/s QPI
- Liczba linków QPI 3
- TDP 165 W

### Informacje uzupełniające

- Dostępne opcje rozwiązań wbudowanych Nie
- Dane katalogowe [Wyświetl teraz](#)

### Dane techniczne pamięci

- Maks. wielkość pamięci (w zależności od rodzaju pamięci) 1,54 TB
- Rodzaje pamięci DDR4-1333/1600/1866, DDR3-1066/1333/1600
- Maks. liczba kanałów pamięci 4
- Maks. przepustowość pamięci 85 GB/s
- Rozszerzenia adresu fizycznego 46-bit
- Obsługa pamięci ECC † Tak

### Opcje rozszerzeń

- Skalowalność S8S
- Wersja PCI Express 3.0
- Liczba konfiguracji PCI Express † x4, x8, x16
- Maksymalna liczba linii PCI Express 32

## Specyfikacja obudowy

- Obsługiwane gniazda FCLGA2011
- Maks. konfiguracja procesora 8
- T<sub>CASE</sub> 79°C
- Wymiary obudowy 52mm x 45mm

## Technologie zaawansowane

- Technologia Intel® Turbo Boost † 2.0
- Technologia Intel® Hyper-Threading † Tak
- Technologia Intel® Virtualization (VT-x) † Tak
- Technologia Intel® Virtualization for Directed I/O (VT-d) † Tak
- Technologia Intel® VT-x with Extended Page Tables (EPT) † Tak
- Intel® TSX-NI Tak
- Intel® 64 † Tak
- Zestaw instrukcji 64-bit
- Rozszerzony zestaw instrukcji Intel® AVX2
- Stany bezczynności Tak
- Udoskonalona technologia Intel SpeedStep® Tak
- Technologie monitorowania chłodzenia Tak
- Technologia Intel® Instruction Replay Nie

## Niezawodność i bezpieczeństwo

- Intel® AES New Instructions Tak
- Secure Key Tak
- Intel® OS Guard Tak
- Technologia Intel® Trusted Execution † Tak
- Funkcje Execute Disable Bit † Tak